

本製品は、ルネサス エレクトロニクス製のプログラミング機能付きオンチップ・デバッグ・エミュレータ QB-MINI2(以下 MINICUBE2)を使用して、マイコンの動作を試すためのターゲット・ボードです。

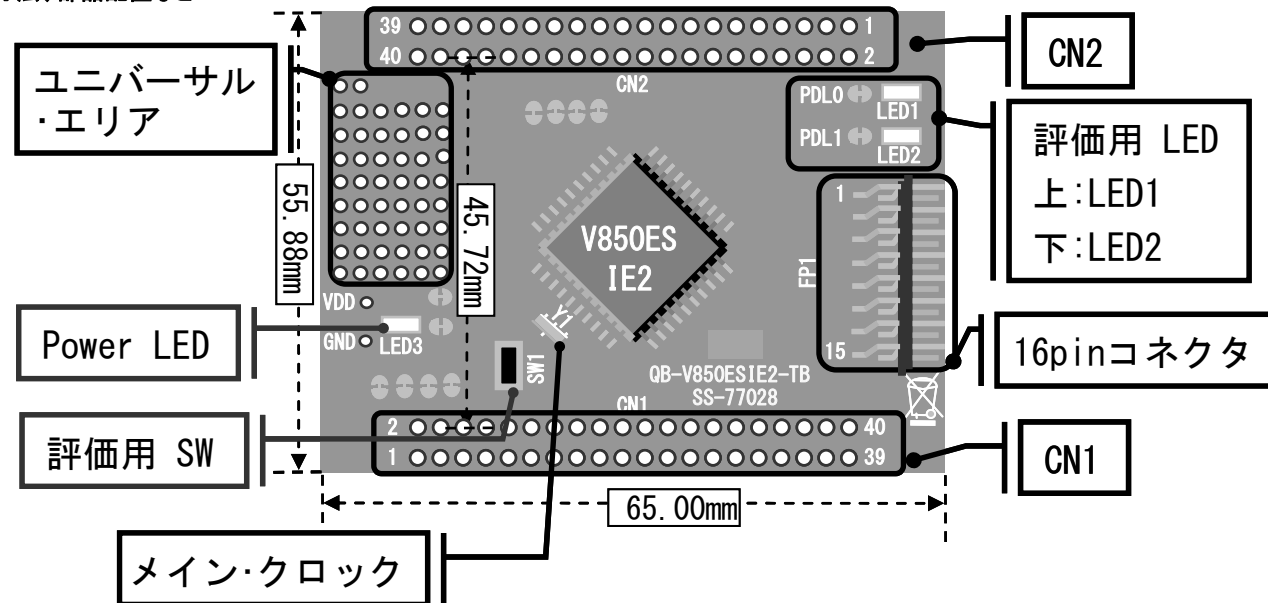
①V850ES/IE2 ターゲット・ボード(QB-V850ESIE2-TB)の特徴

- V850ES/IE2(μPD70F3714GC)搭載
- メイン・クロック 2.5MHz(発振子を搭載)でメイン・クロック最大 20MHz で高速動作可能(3.5V~5.5V 供給時)
- ユニバーサル・エリア(2.54mm ピッチ)を搭載
- フラッシュ・メモリ・プログラミング、オンチップ・デバッグ(SIB0,SOB0,SCKB0,P43 端子使用)に両対応
- マイコンの端子を周辺ボード・コネクタに配置した高拡張性
- 鉛(Pb)フリー対応品

②V850ES/IE2 ターゲット・ボード(QB-V850ESIE2-TB)のハードウェア仕様

CPU μPD70F3714GC	メイン・クロック動作周波数	最大 20MHz(ボード上に発振子 2.5MHz 搭載)
搭載部品	CN1,CN2: 周辺ボードコネクタ(2.54mm ピッチ) 40pin ソケット x2(パッドのみ)	
	FP1: 16pin コネクタ(MINICUBE2 接続用)	
	PowerLED: 赤 x1(LED3)	
	評価用 LED: 黄 x2(LED1 は PDL0,LED2 は PDL1 へ接続)	
	評価用 SW: SW1(INTPO へ接続)	
	メイン・クロック(Y1): 2.5MHz 発振子(X1,X2 へ接続)	
動作電圧	3.5V~5.5V	

③寸法、部品配置など



基板上的パターン について:パターンをカットすることで、その回路はオープンとなります。 再度接続させたい場合は半田ショートしてください。 PDL0,PDL1 を使用する場合は LED の左隣のショートパッドをパターンカットしてください。

④使用上の注意

- 本製品に関するサポートはお受けしておりません。初期不良の場合に限り、交換いたします。
- CN1,CN2 の端子番号 33~40 はデバイスと未接続です。

The QB-V850ESIE2-TB is a target board used for evaluating microcontroller operations, using the QB-MINI2, the Renesas Electronics on-chip debug emulator with programming function (hereinafter referred to as MINICUBE2).

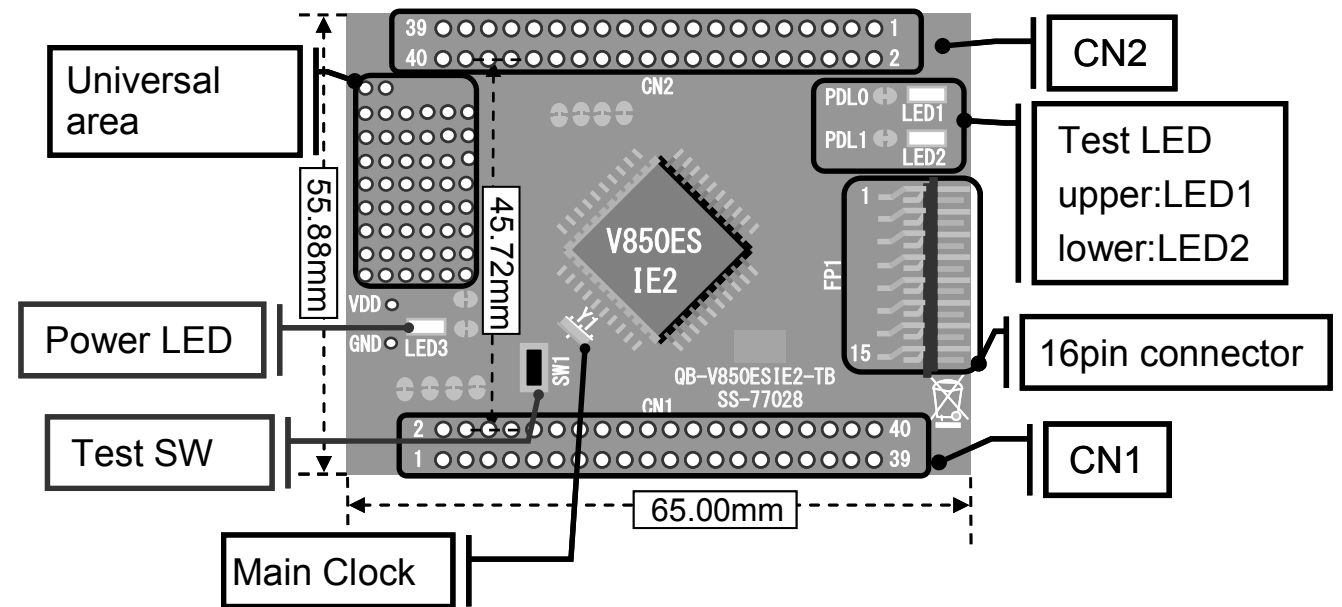
(1) V850ES/IE2 target board (QB-V850ESIE2-TB) features

- Incorporates V850ES/IE2 (μPD70F3714GC)
- A 2.5 MHz resonator mounted as main clock, high-speed operation enabled at 20 MHz (@ 3.5 to 5.5 V)
- Equipped with universal area (2.54 mm pitch)
- Supports both flash memory programming and on-chip debugging (using SIB0, SOB0, SCKB0 and P43 pins)
- Highly extendable; peripheral board connectors are equipped with microcontroller pins
- Lead-free (Pb-free) product

(2) V850ES/IE2 target board (QB-V850ESIE2-TB) hardware specifications

CPU μPD70F3714GC	Main clock operating frequency	20 MHz max. (2.5MHz resonator mounted on board)
Embedded parts	CN1, CN2: Peripheral board connectors (2.54 mm pitch), 40-pin socket × 2 (pad only)	
	FP1: 16-pin connector (for MINICUBE2 connection)	
	Power LED: Red × 1 (LED3)	
	Test LED: Yellow × 2 (LED1 connected to PDL0, and LED2 connected to PDL1)	
	Test SW: SW1 (connected to INTPO)	
	Main clock (Y1): 2.5 MHz resonator (connected to X1 and X2)	
Operating voltage	3.5 to 5.5 V	

(3) Dimensions and parts layout



Pattern on the board: Splitting this wiring leaves open the relevant circuit ().
To reconnect the circuit, short the circuit by soldering ().
When using PDL0 and PDL1, cut off the short pad on the left side of LED.

(4) Notes on use

- Renesas Electronics will not provide any support for this board, but the board can be exchanged with a new product only when it has an initial failure.
- Terminal number 33~40 of CN1 and CN2 of this board are not connected to the device.

